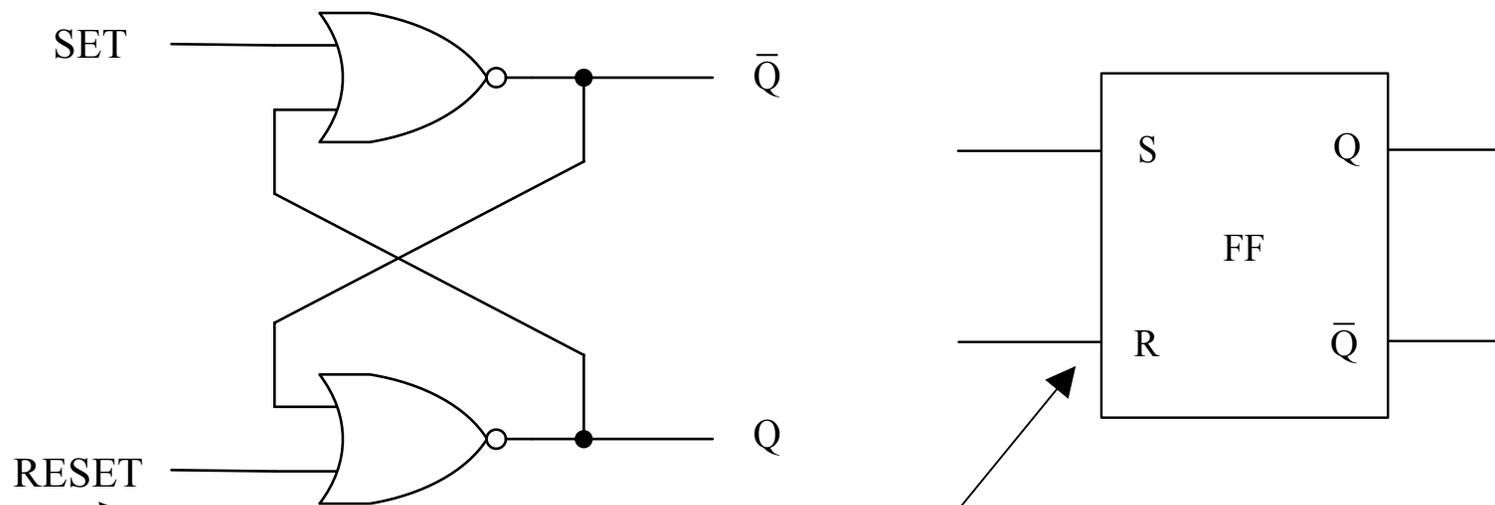


Exercício: determinar a tabela-verdade do flip-flop RS com porta NOR



Símbolos para entrada ativa em nível lógico alto